

SRCSEQ

(PGM=TESTRPG) プログラム開始

```

*****
*          PARM LIST          **
*****

```

002600

| | |
|-------------|------------|
| *ENTRY | パラメーター・リスト |
| PARM P@MND1 | 日付 |
| PARM P@DAY | 曜日/RC |

002700

002800

```

*****
* このプログラムはテスト用です。          *
* 処理ロジックそのものには意味はありません。 *
*****

```

003200

| | |
|-------------|------------|
| PLSTDC | パラメーター・リスト |
| PARM P@DCDY | 入力日付 |
| PARM P@DCRT | リターンコード |

003300

003400

003500

003600

003700

003800

003900

004000

004100

004200

| | | |
|---------|---------|----------|
| Z-ADD | ゼロにして加算 | |
| 031 →X1 | | 初期値設定 X1 |
| 032 →X2 | | 初期値設定 X2 |
| 033 →X3 | | 初期値設定 X3 |
| 034 →X4 | | 初期値設定 X4 |
| 035 →X5 | | 初期値設定 X5 |
| 036 →X6 | | 初期値設定 X6 |
| 037 →X7 | | 初期値設定 X7 |
| 038 →X8 | | 初期値設定 X8 |

004300

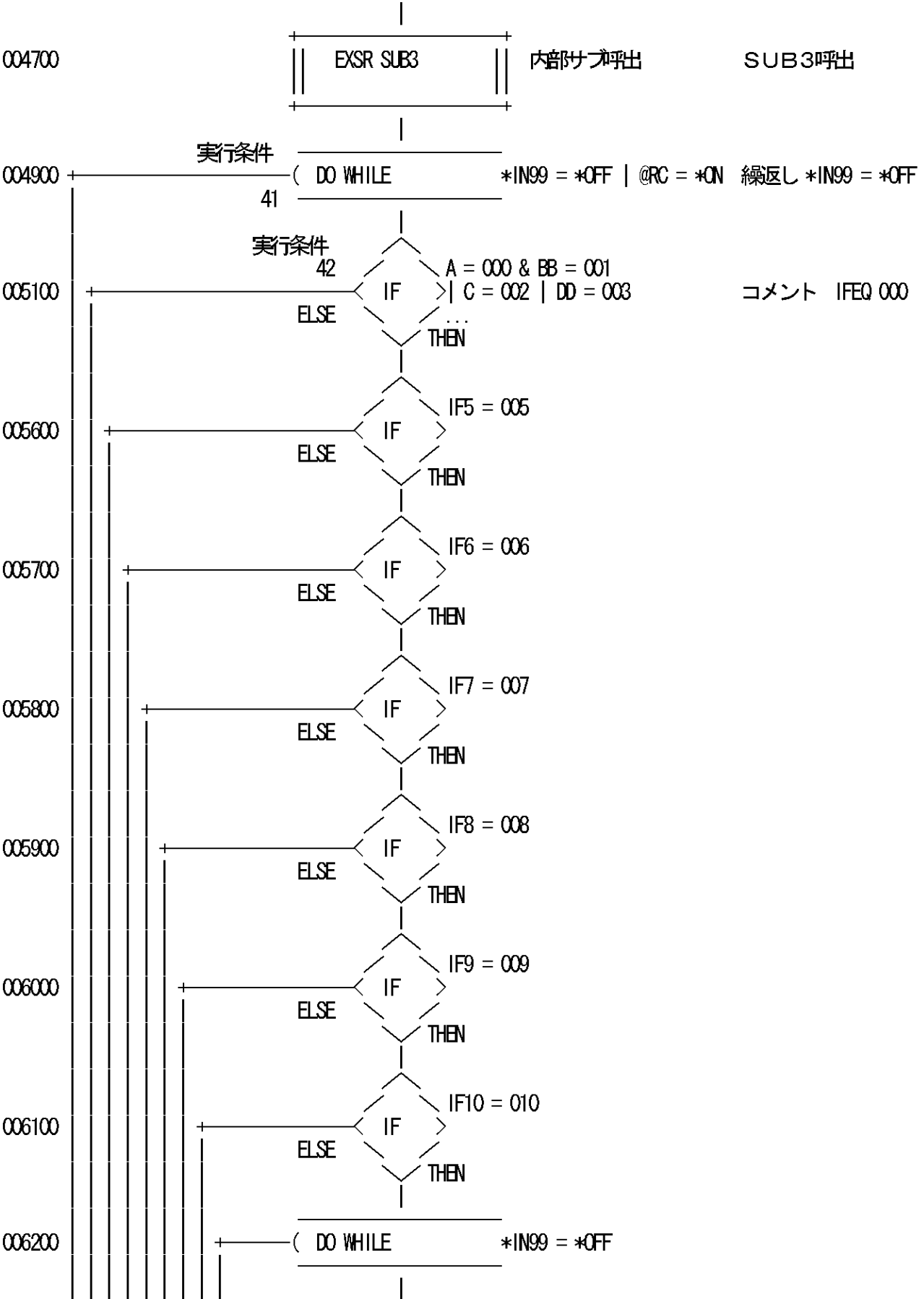
| | | |
|-----------|--------|--------|
| EXSR SUB1 | 内部サブ呼出 | SUB1呼出 |
|-----------|--------|--------|

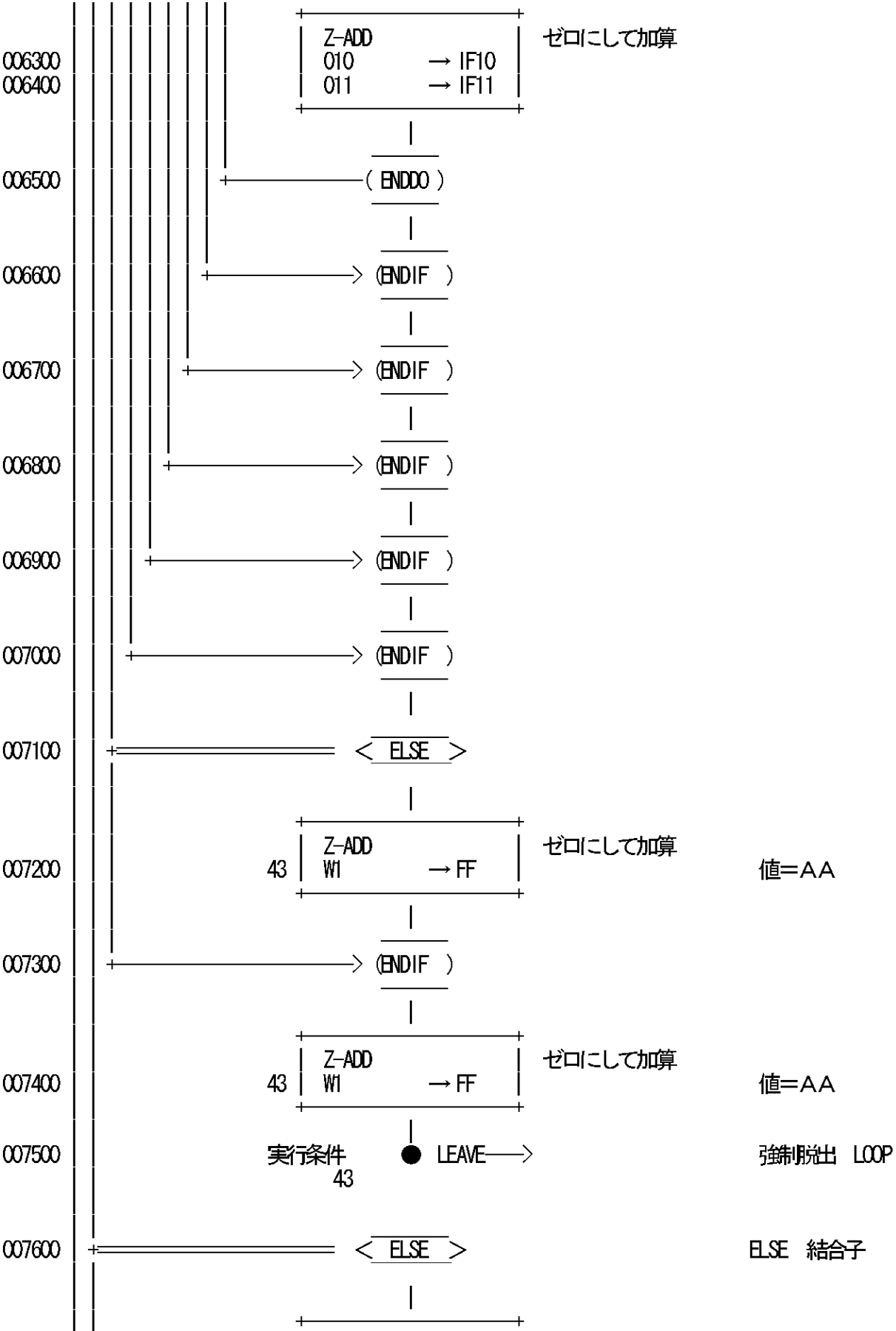
(END OF TESTRPG) プログラム終了

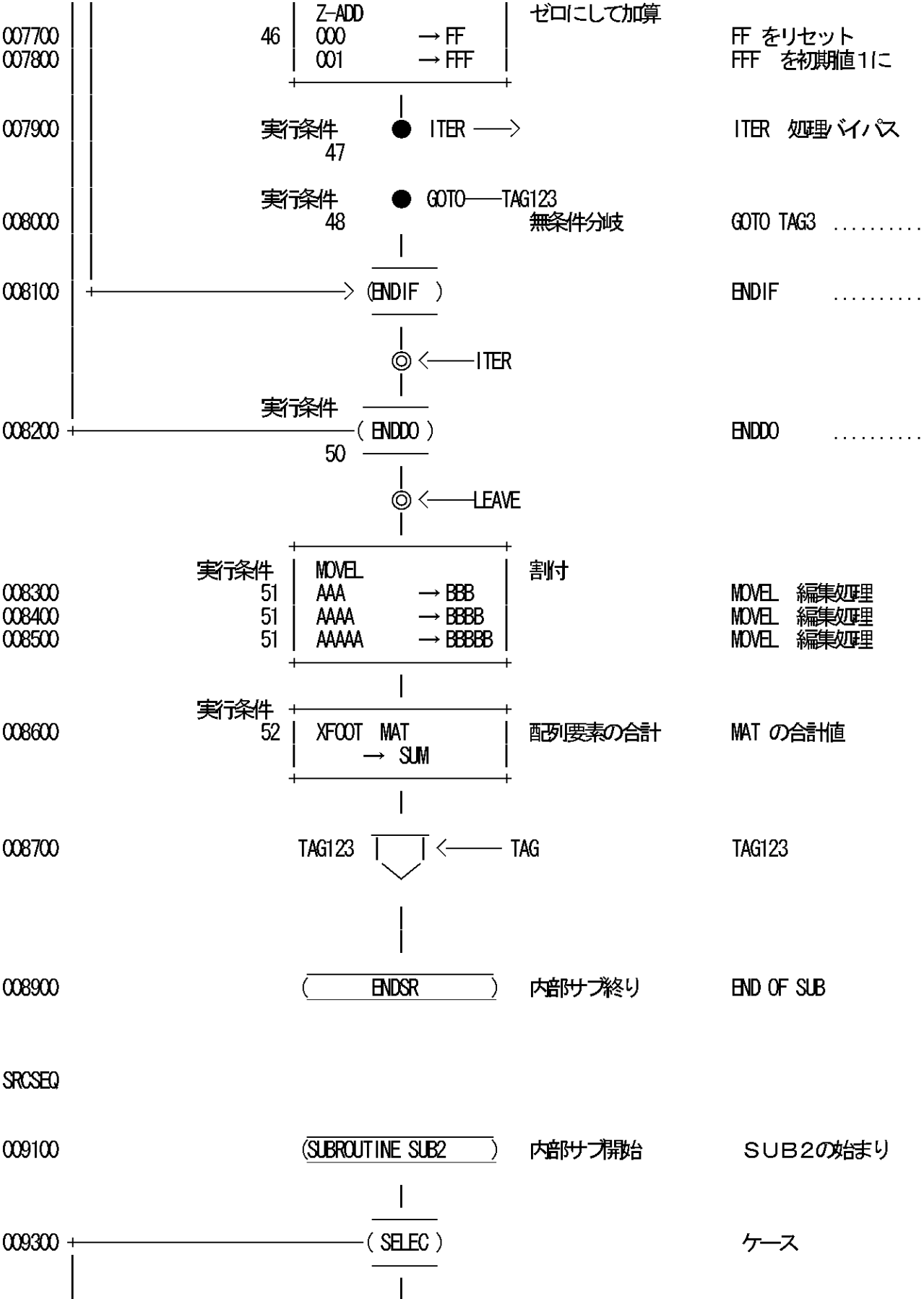
SRCSEQ

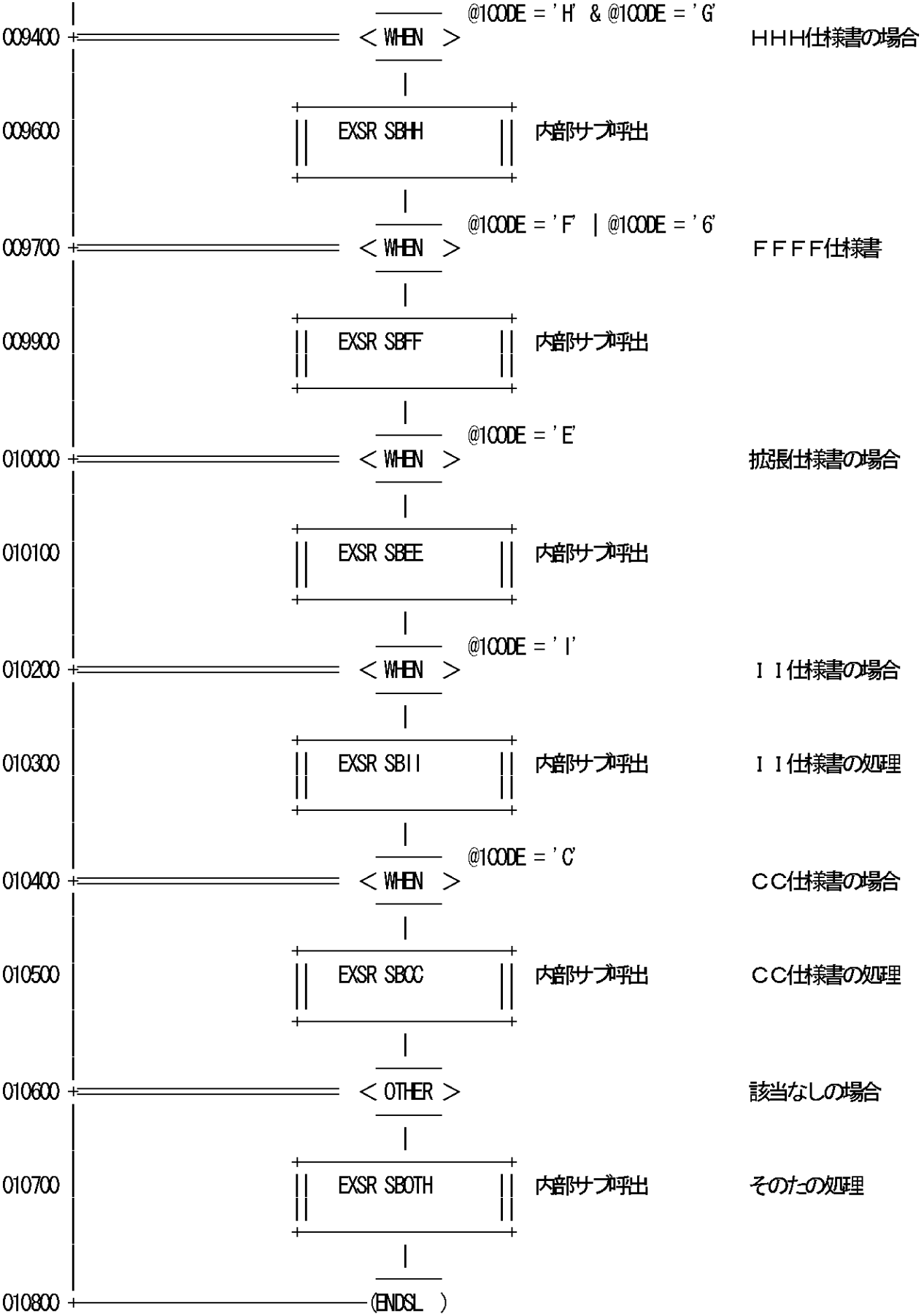
004500

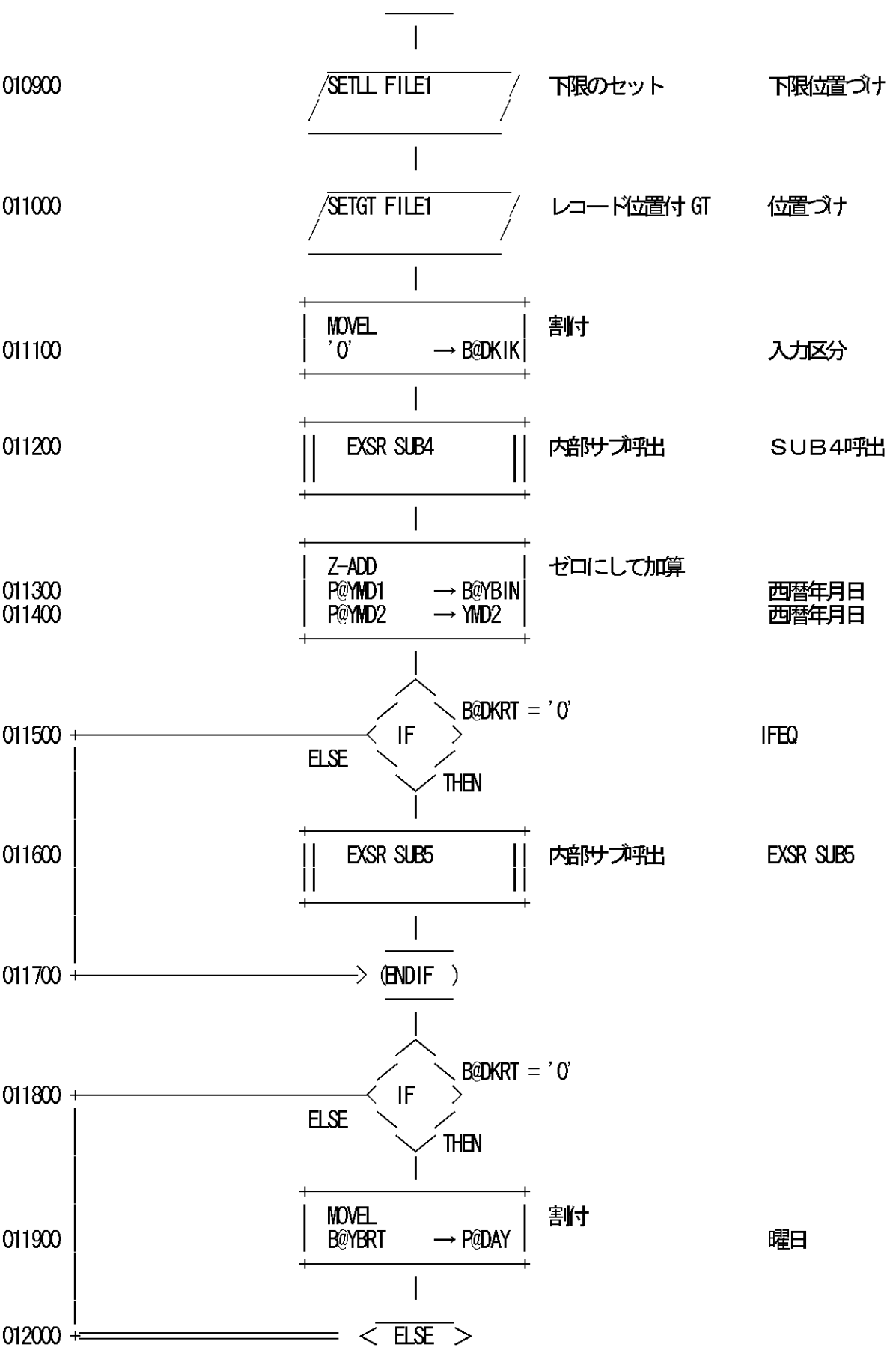
(SUBROUTINE SUB1) 内部サブ開始 SUB1開始

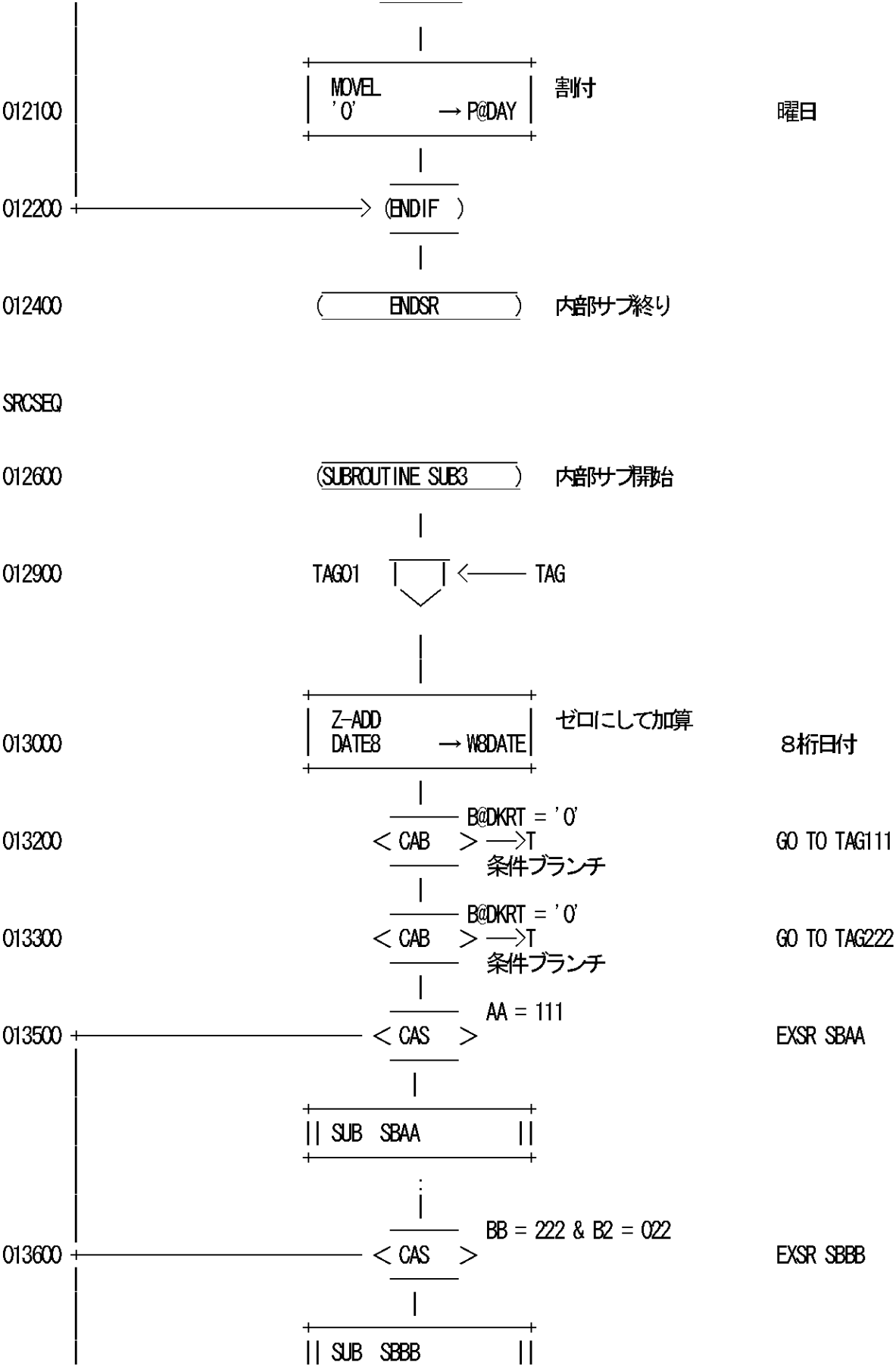


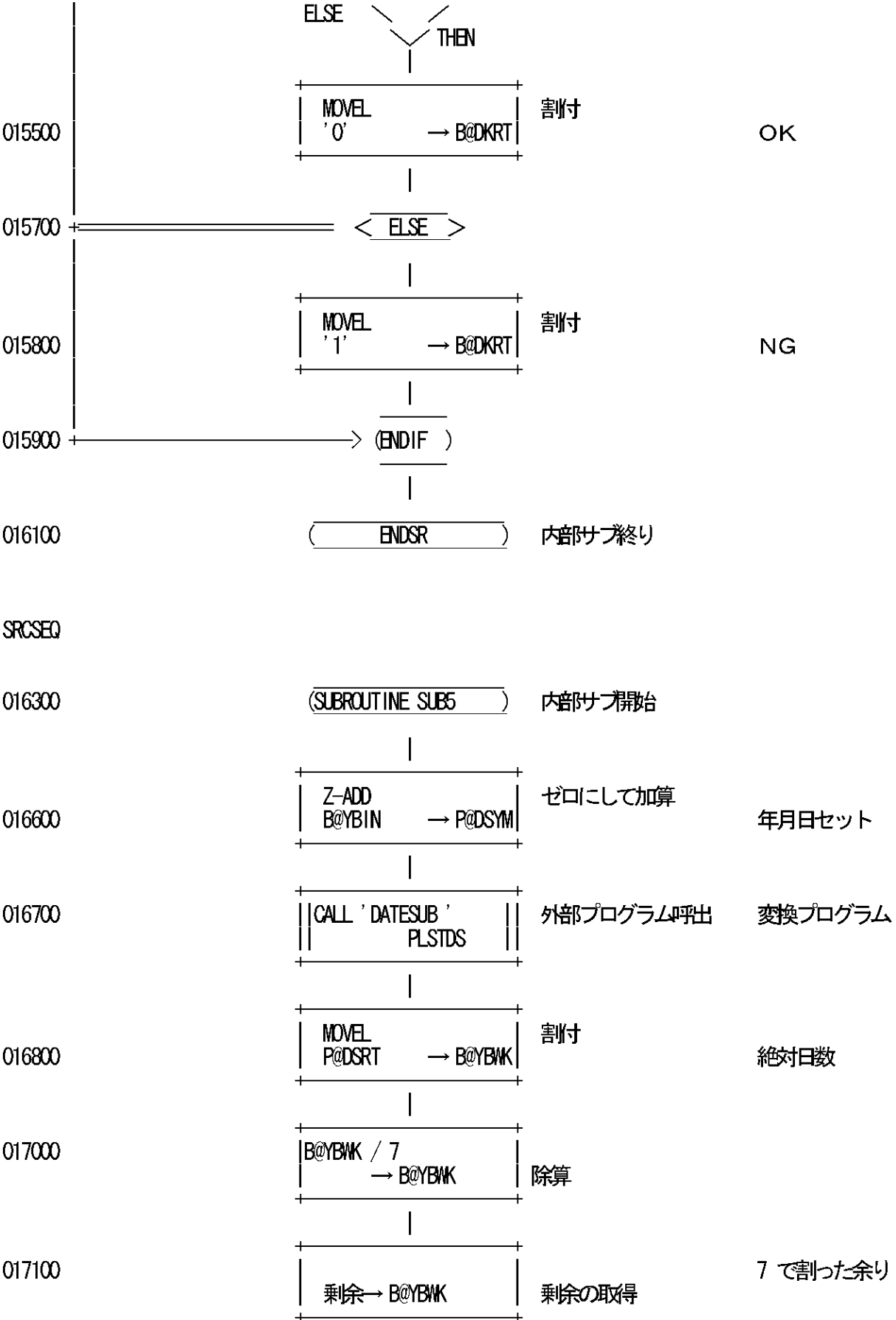


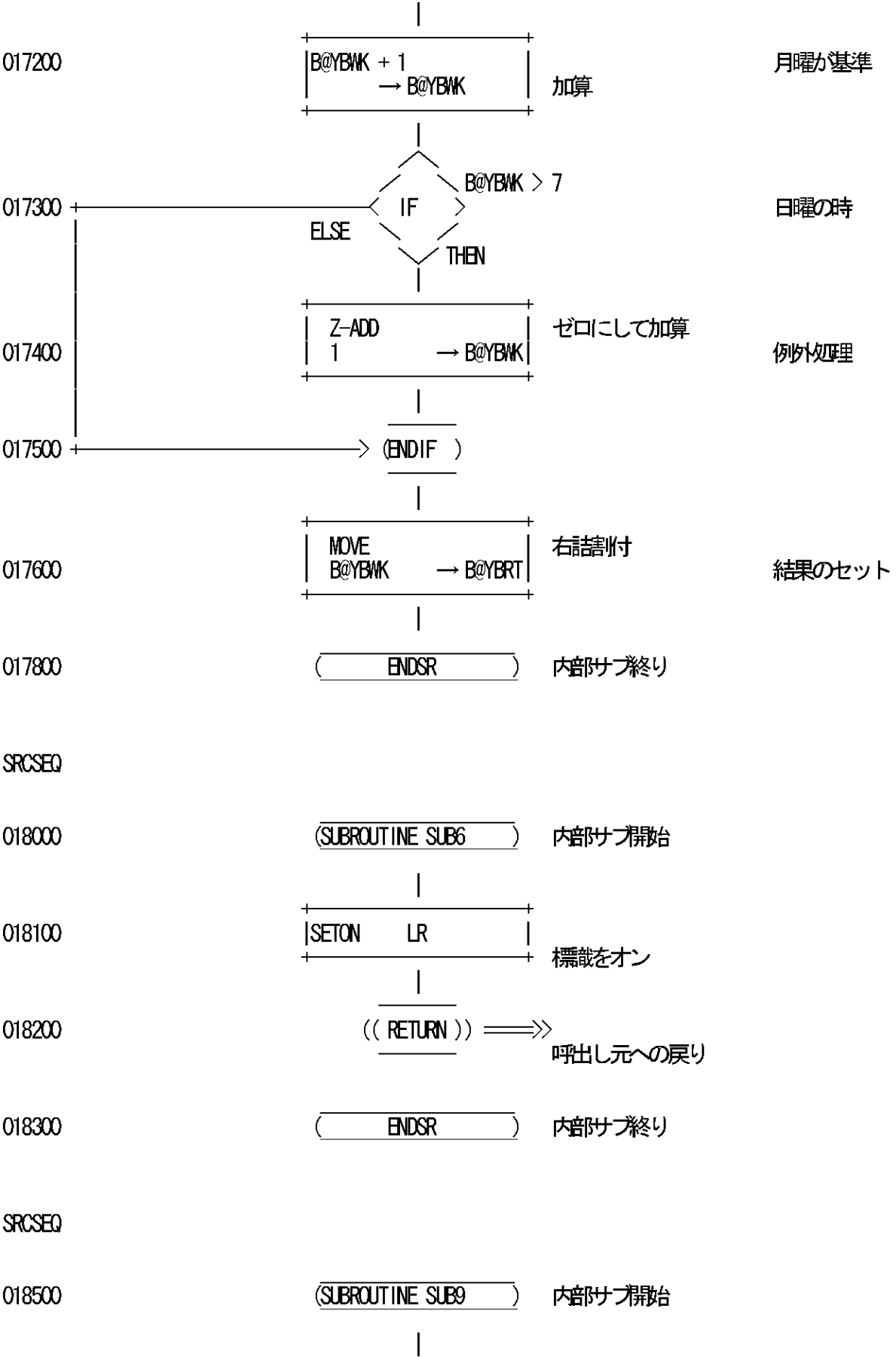




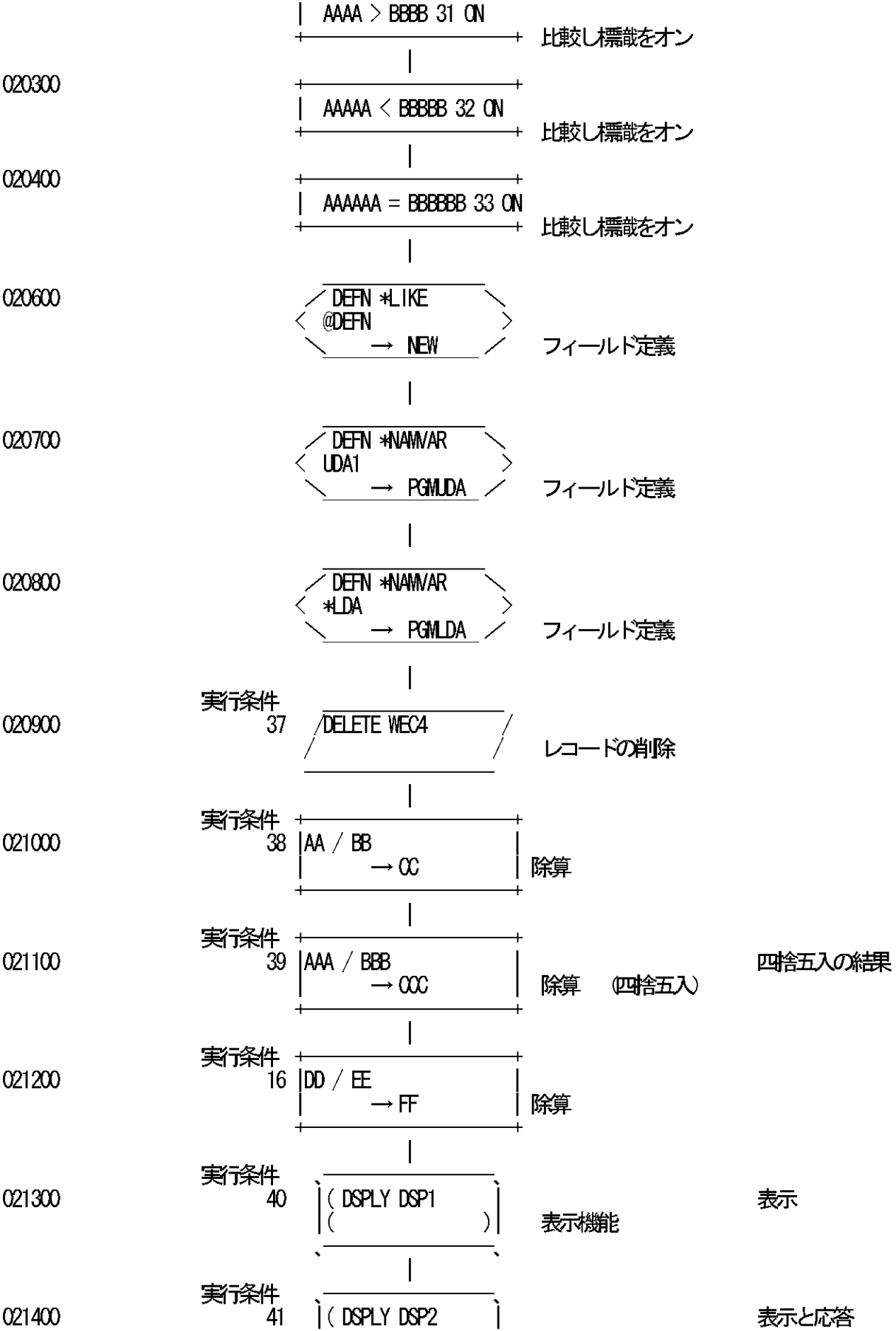


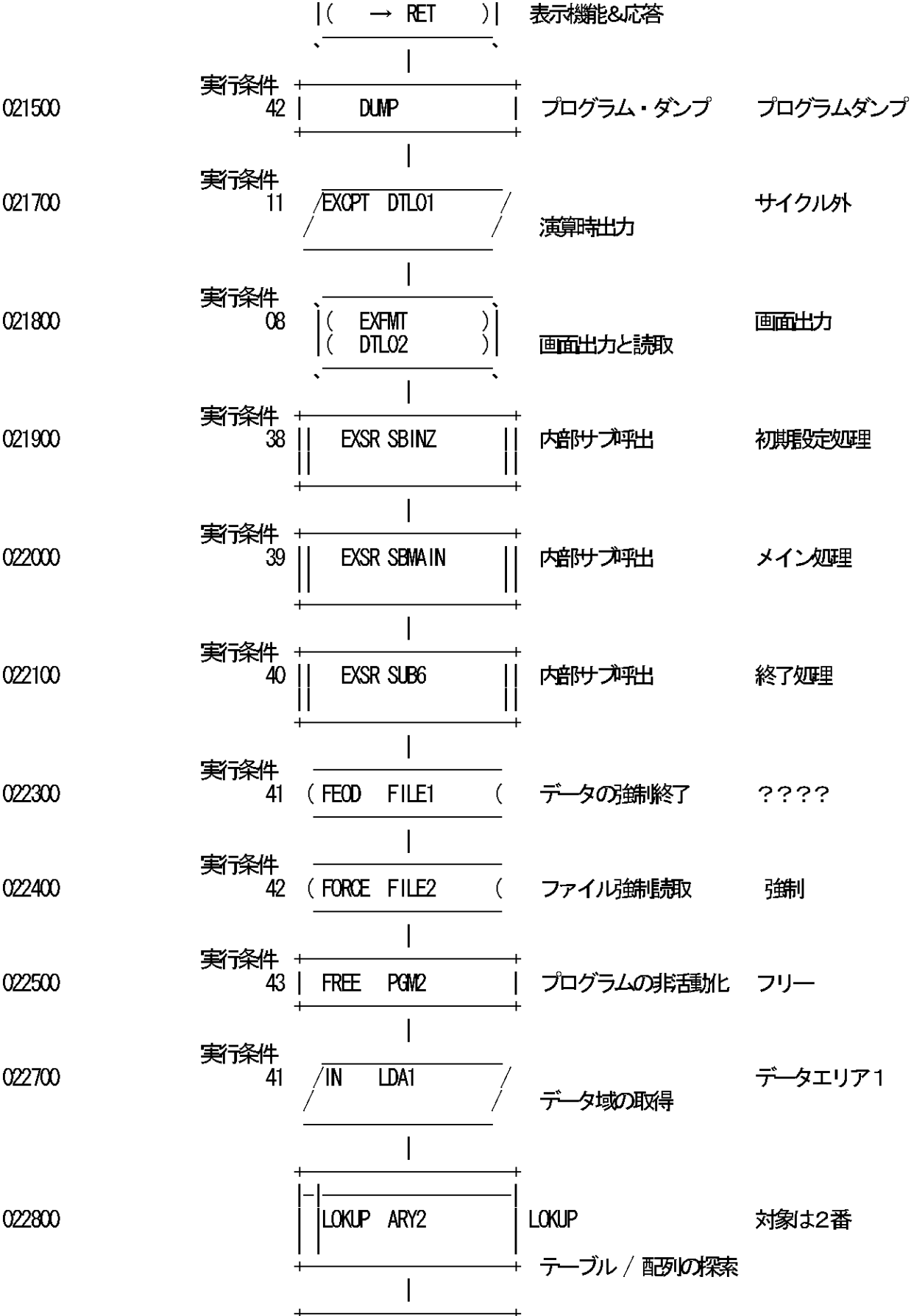




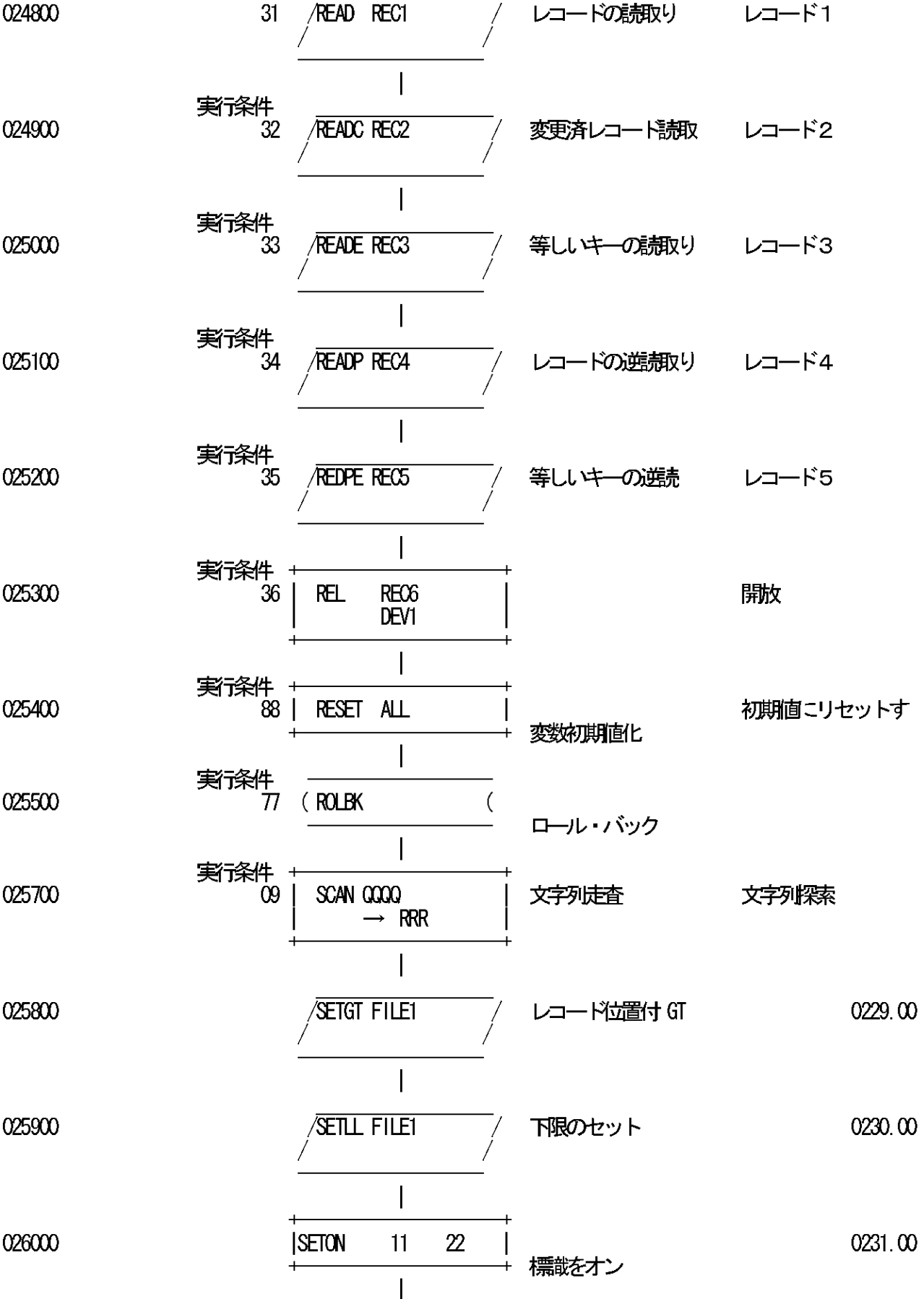


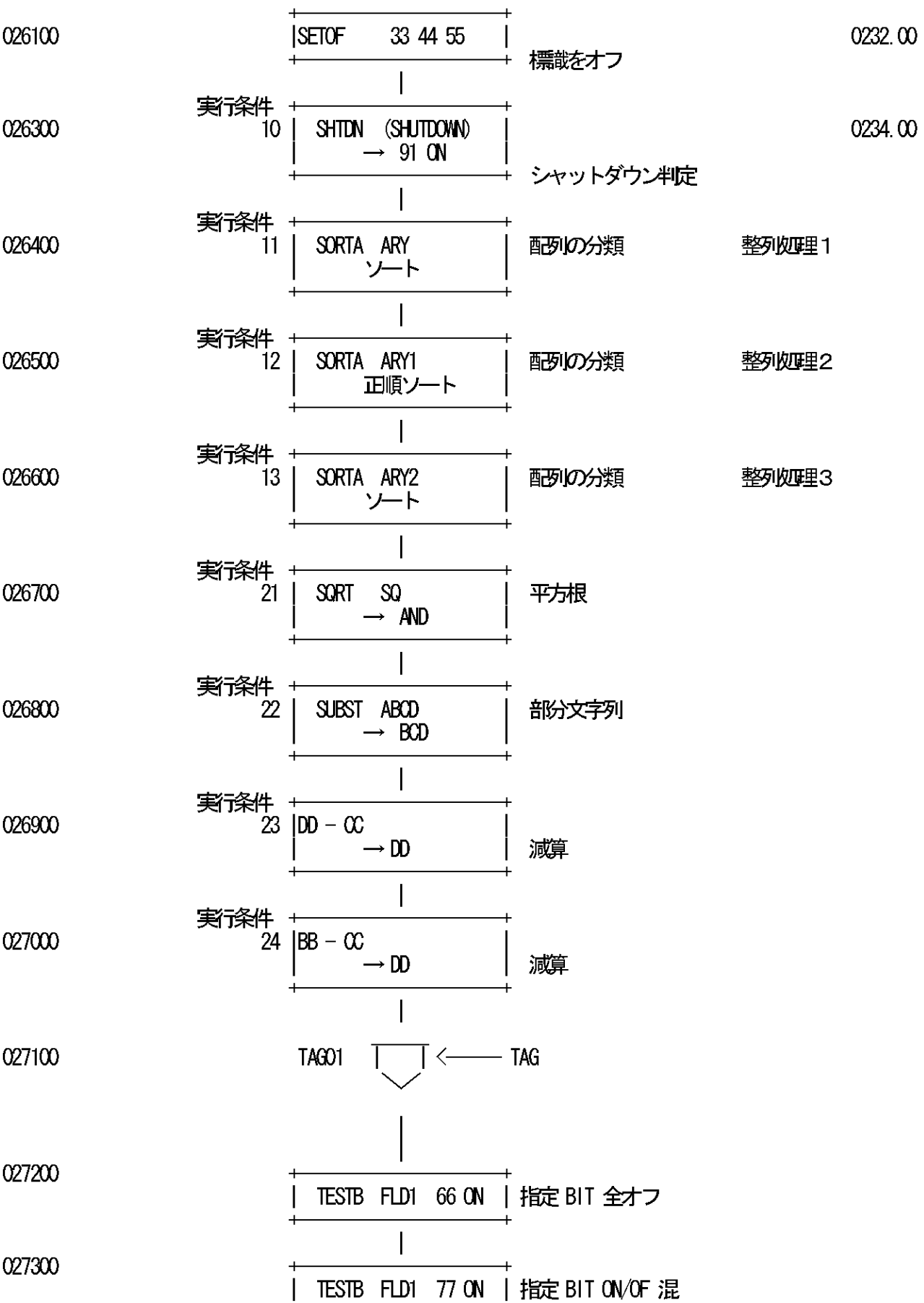
| | | | |
|--------|---|------------|---------|
| 018600 | ACQ WFILE | 装置獲得 | |
| 018700 | AA + BB → RR | 加算 | |
| 018800 | RR + AA → RR | 加算 | |
| 019200 | 実行条件 11& 12 AA + BB → RR | 加算 | |
| 019300 | BITON S1 | ビットをオンにセット | ビット処理1 |
| 019400 | BITOF S2 | ビットをオフにセット | ビット処理2 |
| 019600 | 実行条件 31 GG HH → JJ | 2つのストリング連結 | 連結する |
| 019700 | 実行条件 61 /CHAIN REC9 | ファイルランダム検索 | |
| 019800 | 実行条件 N51 CLEAR LDA1 | クリア | エリアのクリア |
| 019900 | 実行条件 43 (CLOSE FILE2 (| ファイル・クローズ | |
| 020000 | 実行条件 58 A > B 88 ON | 比較し標識をオン | |
| 020100 | F1 > F2 31 ON F1 < F2 32 ON F1 = F2 33 ON | 比較し標識をオン | |
| 020200 | | | |





| | | | | |
|--------|--------------------|--------------------|----------------|---------|
| 023100 | 実行条件 51& 52& 53 | MOVE MM → RES | 右詰書付 | 注釈202 |
| 023300 | 実行条件 54& 55 | MOVEL MMM → RES | 割付 | 注釈204 |
| 023500 | 実行条件 13& 14& 15 | CC * DD → EE | 乗算 | DD倍する |
| 023700 | 実行条件 17 | 剰余 → RRR | 剰余の取得 | 剰余取得 |
| 023800 | 実行条件 18 | NEXT DEVI FILE9 | 次入力切替 | |
| 024000 | | OCCUR N @OCCUR | オカレンス設定 / 獲得 | |
| 024100 | 実行条件 41 | (OPEN FILE1 (| 入力 ファイルオープン | |
| 024200 | 実行条件 42 | (OPEN FILE2 (| 出力 ファイルオープン | 0213.00 |
| 024300 | 実行条件 43 | (OPEN FILE3 (| 更新 ファイルオープン | 0214.00 |
| 024400 | 実行条件 44 | (OPEN FILE4 (| 共用 ファイルオープン | 0215.00 |
| 024500 | 実行条件 45 | OUT LDA1 | データ域の書出し | 0216.00 |
| 024600 | 実行条件 46 | POST POST1 | 装置情報記録 | 0217.00 |
| | 実行条件 | | | |





| | | | | |
|--------|------------|--|---|-------------|
| 027400 | | TESTB FLD1 88 ON | 指定 BIT 全オン | TESTB' 027 |
| 027500 | | TESTB FLD1 66 ON TESTB FLD1 77 ON TESTB FLD1 88 ON | 指定 BIT 全オフ 指定 BIT ON/OFF 混 指定 BIT 全オン | TESTB' 027 |
| 027600 | | TESTN FLD2 66 ON | 負数のとき | TESTN |
| 027700 | | TESTN FLD2 77 ON | 数値のとき | TESTN |
| 027800 | | TESTN FLD2 88 ON | ブランクのとき | TESTN |
| 027900 | | TESTN FLD2 66 ON TESTN FLD2 77 ON TESTN FLD2 88 ON | 負数のとき 数値のとき ブランクのとき | TESTN |
| 028000 | | TESTZ FLD3 66 ON | 左端文字 &A ~ I | TESTZ |
| 028100 | | TESTZ FLD3 77 ON | 左端文字 -, J ~ R | TESTZ |
| 028200 | | TESTZ FLD3 88 ON | 左端文字 その他 | TESTZ |
| 028300 | | TESTZ FLD3 66 ON TESTZ FLD3 77 ON TESTZ FLD3 88 ON | 左端文字 &A ~ I 左端文字 -, J ~ R 左端文字 その他 | TESTZ |
| 028500 | | 時間 → MSYMD | 時刻取得 (システム日) | TIME HMSYMD |
| 028700 | 実行条件 09 | XLATE CCC → DDD | 文字列変換 | XLATECCC |

